

Currículum Vítae: Ricardo J. Rodríguez

Información personal



Apellidos/Nombre: Rodríguez Fernández, Ricardo Julio
Dirección: Centro Universitario de la Defensa, Academia General Militar, Carr. de Huesca, s/n, Zaragoza (50090)
Teléfono: (+34) 976 739 835 **Fax:** (+34) 976 739 824
Correo electrónico: ricardo.rdez@gmail.com
Fecha de nacimiento: 16/07/1985 (Barcelona) **Nacionalidad:** Española
Sexo: Varón
WWW: <http://webdiis.unizar.es/~ricardo>
<http://www.ricardojrodriguez.es>

Profesor Contratado Doctor acreditado por la *Agencia Nacional de Evaluación de la Calidad y Acreditación (ANECA)*.

Actividad Docente o Profesional

Universidad de Zaragoza, Dpto. de Informática e Ingeniería de Sistemas

FECHAS	Octubre 2015 — (en adelante)
CARGO	Profesor Ayudante Doctor Tareas de enseñanza e investigación sobre asignaturas relacionadas con la informática. Asignaturas relacionadas con ingeniería del software y seguridad informática (Grado en Ingeniería en Informática) y programación en diversos grados. Líneas de investigación: análisis de rendimiento y optimización de sistemas seguros complejos, modelado y análisis de infraestructuras críticas, y análisis de programas ejecutables.
DIRECCIÓN	C/ María de Luna, 50018 Zaragoza
SECTOR	Universidad

Instituto de Investigación en Ciencias Aplicadas a la Ciberseguridad, Universidad de León

FECHAS	Julio 2014 — Octubre 2015
CARGO	Investigador senior Investigador senior en el área de diseño y análisis de sistemas críticos, seguridad software, y análisis de rendimiento y optimización de sistemas seguros complejos.
DIRECCIÓN	Avenida de la Facultad 25, 24004 León (España)
SECTOR	Universidad

Universidad Politécnica de Madrid, Dpto. de Lenguajes y Sistemas Informáticos e Ingeniería de Software

FECHAS	Marzo 2013 — Junio 2014
CARGO	Investigador Personal investigador asociado al proyecto “Safety Certification of Software-intensive Systems with Re-usable Components”, nSafeCer (proyecto ARTE-MIS Joint Undertaking, Grant Agreement número 295373).
DIRECCIÓN	Campus de Montegancedo, 28660 Boadilla del Monte, Madrid
SECTOR	Universidad

Universidad de Zaragoza, Dpto. de Informática e Ingeniería de Sistemas

FECHAS	Julio 2009 — Marzo 2013
CARGO	Personal investigador del Dpto. de Informática e Ingeniería de Sistemas Beca de Investigación concedida por el Grupo de Ingeniería de Sistemas de Eventos Discretos (responsable principal D. Manuel Silva), Grupo de Investigación de Excelencia de la DGA (referencia T27). Temas de investigación: rendimiento de sistemas de software complejos, ingeniería del software y seguridad.
DIRECCIÓN	C/ María de Luna, Zaragoza
SECTOR	Universidad

Centro de Recursos Ocupacionales 2020

FECHAS	Marzo 2009
CARGO	Profesor Asignatura: <i>Programación Orientada a Objetos en Java</i> . Curso financiado por Fundación Tripartita.
DIRECCIÓN	C/ Zumalacárregui 10, Zaragoza
SECTOR	Academia

Instituto Tecnológico de Aragón

FECHAS	Junio 2008 — Junio 2009
CARGO	Personal investigador (beca de postgrado) Temas: desarrollo en empujados y RTOS basados en Linux en plataformas específicas (C, C++); desarrollo de Software y páginas Web con .NET (ASP, C#); integración de sistemas de administración electrónica (SIGEM, W@nda).
DIRECCIÓN	C/ María de Luna, Zaragoza
SECTOR	Centro de I+D+i

Centro de Docencia Alimentaria

FECHAS	Diversos períodos entre 2006 y 2011
CARGO	Profesor de informática Asignatura: <i>Manejo básico de Windows e Internet</i> . Cursos financiados por la DGA (Diputación General de Aragón).
DIRECCIÓN	Mercazaragoza, Carretera de Cogullada 65, Zaragoza
SECTOR	Academia

Academia AGORA

FECHAS	Diversos períodos entre 2006 y 2009
CARGO	Profesor de asignaturas de la carrera de Ingeniería Técnica en Informática de Sistemas (ITIS) Asignaturas: <i>Programación, Estructuras de datos y Algoritmos y Lenguajes, Gramáticas y Autómatas</i> .
DIRECCIÓN	Avda Madrid 67, Zaragoza
SECTOR	Academia

RRHH Consulting

FECHAS	Mayo 2007 — Noviembre 2007
CARGO	Profesor de informática Asignaturas: <i>Introducción a la Informática y Microsoft Office: Word, Excel y Access</i> . Cursos financiados por la DGA (Diputación General de Aragón).
DIRECCIÓN	C/ Parque 11, Zaragoza
SECTOR	Academia

Profesor Invitado

Dipartimento di Matematica e Fisica, Seconda Università degli Studi di Napoli

FECHAS	20 de junio – 17 de julio, 2016; 29 de agosto – 31 de octubre, 2016
CARGO	Profesor Visitante Profesor invitado en el Departamento de Matemáticas y Física de la Segunda Universidad de Nápoles.
DIRECCIÓN	Viale Lincoln, 5 – 81100 Caserta (Italia)
SECTOR	Universidad

Universidad de León

FECHAS	Junio 2016
CARGO	Profesor invitado Profesor invitado del Máster Profesional en Tecnologías de Seguridad. Impartición del módulo titulado <i>Análisis de Malware y Reversing</i> , de 20 horas de duración.
DIRECCIÓN	Campus de Vegazana S/N, 24071 León (España)
SECTOR	Universidad

Universidad de León

FECHAS	Julio 2015
CARGO	Profesor invitado Profesor invitado del Máster Profesional en Tecnologías de Seguridad. Impartición del módulo titulado <i>Análisis de Malware y Reversing</i> , de 20 horas de duración.
DIRECCIÓN	Campus de Vegazana S/N, 24071 León (España)
SECTOR	Universidad

Universidad de Mälardalen, School of Innovation, Design and Engineering

FECHAS	12 a 14 de Marzo, 2014
CARGO	Profesor invitado Profesor invitado durante el período de investigador visitante asociado. Impartido un curso avanzado de nivel Ph.D. titulado <i>A Crash Course in Petri Nets and Performance Analysis</i> (reconocido con 2 ECTS), y que contó con la asistencia más de 20 participantes.
DIRECCIÓN	Box 883, 721 23 Västerås (Suecia)
SECTOR	Universidad

Universidad de León

FECHAS	Febrero 2014
CARGO	Profesor invitado Profesor invitado del Máster Profesional en Tecnologías de Seguridad. Impartición del módulo titulado <i>Análisis de Malware y Reversing</i> , de 20 horas de duración.
DIRECCIÓN	Campus de Vegazana S/N, 24071 León (España)
SECTOR	Universidad

Universidad de Zaragoza, Dpto. de Informática e Ingeniería de Sistemas

FECHAS	Diciembre 2012
CARGO	Profesor invitado Profesor invitado del Máster en Ingeniería e Informática de Sistemas. Seminario impartido de 2 horas de duración titulado <i>"Ingeniería Inversa: Aplicaciones e Investigación"</i> en la asignatura <i>Diseño de Aplicaciones Seguras</i> .
DIRECCIÓN	C/ María de Luna, Zaragoza
SECTOR	Universidad

Universidad de Zaragoza, Dpto. de Informática e Ingeniería de Sistemas

FECHAS	Enero 2012
CARGO	Profesor invitado Profesor invitado del Máster en Ingeniería e Informática de Sistemas. Seminario impartido de 2 horas de duración titulado “Introducción a la Ingeniería Inversa” en la asignatura <i>Diseño de Aplicaciones Seguras</i> .
DIRECCIÓN	C/ María de Luna, Zaragoza
SECTOR	Universidad

Estancias de Investigación Realizadas

Universidad de Mälardalen, School of Innovation, Design and Engineering

FECHAS	13 de Enero 2014 — 14 Marzo 2014
CARGO	Investigador visitante asociado Bajo la supervisión del Prof. Sasikumar Punnekkat. Campos de investigación: certificación de <i>safety</i> y optimización en Software Product Line Engineering (SPLE).
DIRECCIÓN	Box 883, 721 23 Västerås (Suecia)
SECTOR	Universidad

Universidad de Cardiff, School of Computer Science & Informatics

FECHAS	Mayo 2012 — Julio 2012
CARGO	Investigador visitante asociado Bajo la supervisión del Prof. Omer F. Rana. Campos de investigación: rendimiento de <i>workflows</i> científicos, análisis de malware.
DIRECCIÓN	5 The Parade, Cardiff, CF24 3AA (Wales - United Kingdom)
SECTOR	Universidad

Universidad de Cardiff, School of Computer Science & Informatics

FECHAS	Julio 2011 — Septiembre 2011
CARGO	Investigador visitante asociado Bajo la supervisión del Prof. Omer F. Rana. Campos de investigación: rendimiento de <i>workflows</i> científicos, seguridad según la perspectiva del cliente y seguridad en <i>Business Process Modelling</i> (BPM).
DIRECCIÓN	5 The Parade, Cardiff, CF24 3AA (Wales - United Kingdom)
SECTOR	Universidad

Formación Académica

Doctor por la Universidad de Zaragoza

FECHAS	<p>Julio 2009 — Junio 2013 Programa Oficial de Doctorado en Ingeniería de Sistemas e Informática. Programa de doctorado con Mención de Calidad (referencia MCD2003-00466) del Ministerio de Educación y Ciencia y Mención hacia la Excelencia (referencia MEE2011-0004). Estudiante de doctorado adscrito al Grupo de Ingeniería de Sistemas de Eventos Discretos en el Departamento de Informática e Ingeniería de Sistemas. Directores de tesis: Jorge Júlvez y José Merseguer. Título de la tesis: <i>“Performance Analysis and Resource Optimisation of Critical Systems Modelled by Petri Nets”</i>. Calificación obtenida: Apto Cum Laude</p>
CENTRO	Escuela de Ingeniería y Arquitectura (EINA, Universidad de Zaragoza)

Máster en Ingeniería e Informática de Sistemas

FECHAS	<p>Septiembre 2008 — Febrero 2010 Algunas asignaturas cursadas: <i>Mecanismos de Aumento de Rendimiento, Procesadores de Dominio Específicos, Redes de Petri para Tiempo Real, Sistemas Distribuidos y Redes de Computadores, Diseño de Aplicaciones Seguras</i>. Trabajo de Fin de Máster titulado: <i>“Modelado y Análisis de Aspectos de Seguridad con UML”</i></p>
CENTRO	Centro Politécnico Superior (CPS, Universidad de Zaragoza)

Ingeniería en Informática

FECHAS	<p>Septiembre 2003 — Septiembre 2008 Algunas asignaturas cursadas: <i>Arquitectura de Computadores, Sistemas Operativos, Bases de Datos, Programación, Sistemas Empotrados, Técnicas Avanzadas de Programación, Sistemas de Tiempo Real, Programación Concurrente, Inteligencia Artificial, Ingeniería del Software, Proyectos</i>. Matrícula de Honor en <i>Ingeniería del Software II</i>. Proyecto de Fin de Carrera titulado: <i>“Implementación de RT-WMP (Real Time Wireless MultiHop) como módulo del kernel de Linux 2.6”</i></p>
CENTRO	Centro Politécnico Superior (CPS, Universidad de Zaragoza)

Otros Cursos Formativos

Formación Inicial del Profesorado en el Marco del Espacio Europeo de Educación Superior

FECHAS	Octubre 2013 — Junio 2015 Conocimientos relativos a las metodologías educativas, sistema de evaluación, tutorización, etc., impuesto por el Espacio Europeo de Educación Superior (EEES). 20 créditos ECTS.
CENTRO	Instituto de Ciencias de la Educación (ICE), Universidad Politécnica de Madrid (UPM)

Competencias en la Formación Universitaria

FECHAS	Octubre 2013 — Diciembre 2013 Conocimientos relativos a las metodologías educativas y sistema educativo impuesto por el EEES. 30 horas de duración.
CENTRO	Instituto de Ciencias de la Educación (ICE), Universitat de Barcelona (UB)

Escritura de Textos Académicos

FECHAS	Octubre 2013 — December 2013 Conocimientos relativos a la escritura de textos académicos (informes, artículos científicos, tesis, etc.). 30 horas de duración.
CENTRO	Instituto de Ciencias de la Educación (ICE), Universitat de Barcelona (UB)

Profesor de Teleformación

FECHAS	Septiembre 2009 Conocimientos de todo lo relativo a la teleformación: formas de trabajo y seguimiento de alumnos, tipos de evaluaciones, etc.
CENTRO	Edicurs Centros de Enseñanza (Valencia)

Experto en Infraestructura de Redes e Internet

FECHAS	Noviembre 2004 — Marzo 2005 Toda la formación para la certificación oficial de Cisco CCNA.
CENTRO	Centro de Formación RANDOM (Zaragoza)

Técnico en Sistemas Microinformáticos

FECHAS	Marzo 2003 — Junio 2003 Configuración de equipos, arreglo y mantenimiento de distintos SOs.
CENTRO	I.E.S Los Enlaces, INAEM Diputación General de Aragón (Zaragoza)

Instalador y Administrador de Redes Informáticas

FECHAS	Octubre 2002 — Diciembre 2002 Instalación y configuración de redes locales en distintos SOs.
CENTRO	I.E.S Los Enlaces, INAEM Diputación General de Aragón (Zaragoza)

Actividad Investigadora

Publicaciones

Álvaro Botas, **Ricardo J. Rodríguez**, Vicente Matellán, y Juan Felipe García (2017). **Empirical Study to Fingerprint Public Malware Analysis Services**. En *Proceedings of the International Joint Conference SOCO'17-CISIS'17-ICEUTE'17*, pp. 589-599, Springerdoi: 10.1007/978-3-319-67180-2_57

Ricardo J. Rodríguez y Juan Carlos Garcia-Escartin (2017). **Security Assessment of the Spanish Contactless Identity Card**. In *IET Information Security*, pp. 1-8, Institution of Engineering and Technology. Pendiente de publicación en prensa. doi: 10.1049/iet-ifs.2017.0299

Ricardo J. Rodríguez (2017). **Evolution and Characterization of Point-of-Sale RAM Scraping Malware**. En *Journal in Computer Virology and Hacking Techniques*, vol. 13, iss. 3, pp. 179-192, Springer. doi: 10.1007/s11416-016-0280-4

Xiaolin Chang, Tianju Wang, **Ricardo J. Rodríguez**, y Zhenjiang Zhang (2017). **Modeling and Analysis of High Availability Techniques in a Virtualized System**. En *The Computer Journal*, vol. PP, revista indexada en **cuartil Q4 de JCR** (categoría *Computer Science, Software Engineering*, 89/106), factor de impacto 0,711 (2016), Oxford University Press. Pendiente de publicación en prensa. doi: 10.1093/comjnl/bxx049

Ricardo J. Rodríguez (2017). **A Petri Net Tool for Software Performance Estimation Based on Upper Throughput Bounds**. En *Automated Software Engineering*, vol. 24:1, pp. 73-99, revista indexada en **cuartil Q2 de JCR** (categoría *Computer Science, Software Engineering*, 32/106), factor de impacto 1,312 (2015), Springer. doi: 10.1007/s10515-015-0186-2

Roberto Nardone, **Ricardo J. Rodríguez**, y Stefano Marrone (2016). **Formal Security Assessment of Modbus Protocol**. En *Proceedings of the 11th International Conference for Internet Technology and Secured Transactions*, pp. 142-147, IEEE. doi: 10.1109/ICITST.2016.7856685

L. García, y **Ricardo J. Rodríguez**. **A Peek Under the Hood of iOS Malware** (2016). En *Proceedings of the 1st International Workshop on Malware Analysis*, pp. 590-598, IEEE. doi: 10.1109/ARES.2016.15

Elena Gómez-Martínez, **Ricardo J. Rodríguez**, Clara Benac Earle, Leire Etxeberria Elorza, y Miren Illarramendi Rezabal (2016). **A Methodology for Model-based Verification of Safety Contracts and Performance Requirements**. En *Proceedings of the Institution of Mechanical Engineers Part O – Journal of Risk and Reliability*, revista indexada en **cuartil Q2 de JCR** (categoría *Engineering, Multidisciplinary*, 40/85), factor de impacto 1,073 (2015), SAGE Publications. doi: 10.1177/1748006X16667328

Ricardo J. Rodríguez, Xiaolin Chang, Xiaodan Li y Kishor S. Trivedi (2016). **Survivability Analysis of a Computer System under an Advanced Persistent Threat Attack**. En *Proceedings of the 3rd International Workshop on Graphical Models for Security (GraMSec)*, Lecture Notes in Computer Science vol. 9987, pp. 134-149, Springer. doi: 10.1007/978-3-319-46263-9_9

Ricardo J. Rodríguez, Iñaki Rodríguez-Gastón y Javier Alonso (2016). **Towards the Detection of Isolation-Aware Malware**. En *IEEE Latin America Transactions*, vol. 14:2, pp. 1024-1036, revista indexada en **cuartil Q4 de JCR** (categoría *Computer Science, Information Systems*, 132/143), factor de impacto 0,436 (2015), IEEE. doi: 10.1109/TLA.2016.7437254

Ricardo J. Rodríguez (2016). **On Qualitative Analysis of Fault Trees Using Structurally**

Persistent Nets. En *IEEE Transactions on Systems, Man and Cybernetics: Systems* vol. 46:2, pp. 282–293, revista indexada en cuartil Q2 de JCR (categoría *Computer Science, Cybernetics*, 7/22), factor de impacto 1,598 (2015), IEEE. doi: 10.1109/TSMC.2015.2437360

Ricardo J. Rodríguez y Stefano Marrone (2016). **Model-Based Vulnerability Assessment of Self-Adaptive Protection Systems.** En *Proceedings of the 2nd Workshop on Cyber Security and Resilience of Large-Scale Systems (WSRL)*, Studies in Computational Intelligence vol. 616, pp. 439–449, Springer. doi: 10.1007/978-3-319-25017-5_41

Ricardo J. Rodríguez, José Merseguer, y Simona Bernardi (2015). **Modelling Security of Critical Infrastructures: A Survivability Assessment.** En *The Computer Journal*, vol. 58:10, pp. 2313–2327, revista indexada en cuartil Q2 de JCR (categoría *Computer Science, Software Engineering*, 53/106), factor de impacto 1,000 (2015), Oxford University Press. doi: 10.1093/comjnl/bxu096

Álvaro Botas, **Ricardo J. Rodríguez**, Teemu Vaisanen, y Patrycjusz Zdzichowski (2015). **Countering and Defending the Digital Forensic Process.** En *Proceedings of the 2015 IEEE International Conference on Computer and Information Technology; Ubiquitous Computing and Communications; Dependable, Autonomic and Secure Computing; Pervasive Intelligence and Computing (CIT/IUCC/DASC/PICOM)*, pp. 1966–1971, IEEE. doi: 10.1109/CIT/IUCC/DASC/PICOM.2015.291.

Stefano Marrone, **Ricardo J. Rodríguez**, Roberto Nardone, Francesco Flammini, y Valeria Vittorini (2015). **On Synergies of Cyber and Physical Security Modelling in Vulnerability Assessment of Railway Systems.** En *Computers and Electrical Engineering*, vol. 47, pp. 275–285, revista indexada en cuartil Q2 de JCR (categoría *Computer Science, Hardware & Architecture*, 24/51), factor de impacto 1,084, Elsevier. doi: 10.1016/j.compeleceng.2015.07.011

José Vila y **Ricardo J. Rodríguez** (2015). **Practical Experiences on NFC Relay Attacks with Android: Virtual Pickpocketing Revisited.** En *Proceedings of the 11th Workshop on RFID Security (RFIDSec)*, conferencia clasificada como C por CORE (categoría *Computer Software*, 2014), Lecture Notes in Computer Science vol. 9440, pp. 87–103, Springer. Ratio de aceptación: 39,13% (9/23). doi: 10.1007/978-3-319-24837-0_6

Elena Gómez-Martínez, **Ricardo J. Rodríguez**, Leire Etxeberria Elorza, Miren Illarramendi Rezabal, and Clara Benac Earle (2015). **Model-based Verification of Safety Contracts.** In *Sa-FoMe'14: Proceedings of the 1st International Workshop on Safety and Formal Methods (SEFM workshop)*, Lecture Notes in Computer Science vol. 8938, pp. 101–115, Springer. Ratio de aceptación: 55,56%. doi: 10.1007/978-3-319-15201-1_7

Ricardo J. Rodríguez, Juan A. Artal y José Merseguer (2014). **Performance Evaluation of Dynamic Binary Instrumentation Frameworks.** En *IEEE Latin America Transactions* vol. 12:8, pp. 1572–1580, revista indexada en cuartil Q4 de JCR (categoría *Computer Science, Information Systems*, 131/139), factor de impacto 0,326 (2014), IEEE. doi: 10.1109/TLA.2014.7014530

Ricardo J. Rodríguez, y Sasikumar Punnekkat (2014). **Cost Optimisation in Certification of Software Product Lines.** En *Proceedings of the 4th IEEE International Workshop on Software Certification (WoSoCer) – IEEE International Symposium on Software Reliability Engineering Workshops (ISSREW)*, pp. 509–514, IEEE. doi: 10.1109/ISSREW.2014.103

Ricardo J. Rodríguez, Lars-Åke Fredlund, Ángel Herranz, y Julio Mariño (2014). **Execution and Verification of UML Diagrams with Erlang.** En *SEFM'14: Proceedings of the 12th International Conference on Software Engineering and Formal Methods*, conferencia clasificada como B por CORE (categoría *Computer Software*, 2013), Lecture Notes in Computer Science vol. 8702, pp. 284–289, Springer. Ratio de aceptación: 27%. doi: 10.1007/978-3-319-10431-7_22

Ricardo J. Rodríguez, y Elena Gómez-Martínez (2014). **Model-Based Safety Assessment using OCL and Petri nets**. En *SEAA 2014: Proceedings of the 40th Euromicro Conference on Software Engineering and Advanced Applications – Embedded Software Engineering track*, conferencia clasificada como C por CORE (categoría *Computer Software*, 2013), pp. 56 – 59, IEEE. Ratio de aceptación: 31 %. doi: 10.1109/SEAA.2014.36

Ricardo J. Rodríguez, Lars-Åke Fredlund, y Ángel Herranz (2013). **From UML State-Machine Diagrams to Erlang**. En *PROLE 2013: Proceedings of the XIII Jornadas sobre Programación y Lenguajes*, 288–299.

Ricardo J. Rodríguez, Jorge Júlvez, y José Merseguer (2013). **Quantification and Compensation of the Impact of Faults in System Throughput**. En *Proceedings of the Institution of Mechanical Engineers Part O – Journal of Risk and Reliability* vol. 227:6, pp. 614–628, revista indexada en cuartil Q3 de JCR (categoría *Engineering, Multidisciplinary*, 50/87), factor de impacto 0,775 (2013), SAGE Publications. doi: 10.1177/1748006X13492284

Ricardo J. Rodríguez, Jorge Júlvez, y José Merseguer (2013). **On the Performance Estimation and Resource Optimisation in Process Petri Nets**. En *IEEE Transactions on Systems, Man and Cybernetics: Systems* vol. 43:6, pp. 1385–1398, revista indexada en cuartil Q1 de JCR (categoría *Computer Science, Cybernetics*, 4/24), factor de impacto 2,169 (2013), IEEE. doi: 10.1109/TSMC.2013.2245118

Ricardo J. Rodríguez, Catia Trubiani, y José Merseguer (2012). **Fault-Tolerant Techniques and Security Mechanisms for Model-based Performance Prediction of Critical Systems**. En *ISARCS'12: Proceedings of the 3rd International Symposium on Architecting Critical Systems*, pp. 21–30, ACM. Ratio de aceptación: 38,89 %. doi: 10.1145/2304656.2304660

Ricardo J. Rodríguez, Jorge Júlvez, and José Merseguer (2012). **PeabraiN: A PIPE Extension for Performance Estimation and Resource Optimisation**. En *ACSD'12: Proceedings of the 12th International Conference on Application of Concurrency to System Designs*, conferencia clasificada como B por CORE (categoría *Distributed Computing*, 2013), pp. 142–147, IEEE. Ratio de aceptación: 41,66 %. doi: 10.1109/ACSD.2012.13

Ricardo J. Rodríguez, Rafael Tolosana-Calasanz and Omer F. Rana (2012). **Measuring the Effectiveness of Throttled Data Transfers on Data-Intensive Workflows**. En *KES AMSTA'12: Proceedings of the 6th International KES Conference on Agents and Multi-agent Systems – Technologies and Applications*, conferencia clasificada como C por CORE (categoría *Artificial Intelligence and Image Processing*, 2014), *Lecture Notes in Computer Science* vol. 7327, pp. 144–153, Springer. doi: 10.1007/978-3-642-30947-2_18

Ricardo J. Rodríguez, Rafael Tolosana-Calasanz and Omer F. Rana (2012). **Automating Data-Throttling Analysis for Data-Intensive Workflows**. En *CCGrid'12: Proceedings of the 12th IEEE/ACM International Symposium on Cluster, Cloud and Grid Computing*, conferencia clasificada como A por CORE (categoría *Distributed Computing*, 2013), pp. 310–317, IEEE. Ratio de aceptación: 27,5 %. doi: 10.1109/CCGrid.2012.27

Ricardo J. Rodríguez, y Jorge Júlvez (2010). **Accurate Performance Estimation for Stochastic Marked Graphs by Bottleneck Regrowing**. En *EPEW'10: Proceedings of the 7th European Performance Engineering Workshop*, *Lecture Notes in Computer Science* vol. 6342, pp. 175–190, Springer. Ratio de aceptación: 42,10 %. doi: 10.1007/978-3-642-15784-4_12

Ricardo J. Rodríguez, y José Merseguer (2010). **Integrating Fault-Tolerant Techniques into the Design of Critical Systems**. En *ISARCS'10: Proceedings of the 1st International Symposium on*

Architecting Critical Systems, Lecture Notes in Computer Science vol. 6150, pp. 33–51, Springer. Ratio de aceptación: 40,70%. doi: 10.1007/978-3-642-13556-9_3

Ricardo J. Rodríguez, José Merseguer, y Simona Bernardi (2010). **Modelling and Analysing Resilience as a Security Issue within UML**. En *SERENE'10: Proceedings of the 2nd International Workshop on Software Engineering for Resilient Systems*, pp. 42–51, ACM. Ratio de aceptación: 68,75%. doi: 10.1145/2401736.2401741

Presentaciones en Conferencias y Seminarios

Evolution and Characterization of Point-of-Sale RAM Scraping Malware, Obra social “la Caixa” Gran Hotel, Palma de Mallorca (España), 20 de Mayo, 2016.

A Journey through iOS Malware Landscape: Evolution & Characterization, Kinépolis, Madrid (España), 4 de Marzo, 2016.

Qualitative and Quantitative Evaluation of Software Packers, Universidad Ramón Llul (Campus La Salle), Barcelona (España), 12 de Diciembre, 2015.

Reverse Engineering Crash Course, Universidad Ramón Llul (Campus La Salle), Barcelona (España), 10 de Diciembre, 2015. **Seminario** de 8 horas.

On Qualitative Analysis of Fault Trees Using Structurally Persistent Nets, Edificio Ada Byron, Universidad de Málaga, Málaga (España), 10 de Junio, 2015.

Relay Attacks in EMV Contactless Cards with Android OTS Devices, De Beurs, Amsterdam (Holanda), 28 de Mayo, 2015.

On Dynamic Search of Software Vulnerabilities, Centre de Cultura SA NOSTR, Palma de Mallorca (España), 23 de Mayo, 2015.

On Relaying NFC Payment Transactions using Android devices, Centro de Congresos Príncipe Felipe, Hotel Auditorium, Madrid (Spain), March 6, 2015.

On Relaying NFC Payment Transactions using Android devices, Centro de Congresos Príncipe Felipe, Hotel Auditorium, Madrid (España), 6 de Marzo, 2015.

Cost Optimisation in Certification of Software Product Lines, Royal Continental Hotel, Nápoles (Italia), 4 de Noviembre, 2014.

Model-based Verification of Safety Contracts, edificio Ensimag, Grenoble (Francia), 1 de Septiembre, 2014.

Model-Based Safety Assessment using OCL and Petri nets, Universidad de Verona, Verona (Italia), 27 de Agosto, 2014.

TUPOLLA: Travelling through the NFC Way, CosmoCaixa, Barcelona (España), 2 de Noviembre, 2013.

One FlAW over the Cuckoo’s Nest, CosmoCaixa, Barcelona (España), 1 de Noviembre, 2013.

Ingeniería Inversa en Sistemas Windows, CosmoCaixa, Barcelona (Spain), 30 de Octubre, 2013. **Seminario** de 8 horas.

Reverse Code Engineering Course: Theory & Practice, Instituto Nacional de Tecnologías de la Comunicación (INTECO), León (España), 23 – 26 de Septiembre, 2013. **Seminario** de 20 horas.

From UML State-Machine Diagrams to Erlang, Facultad de Informática, Universidad Complutense de Madrid, Madrid (España), 20 de Septiembre, 2013.

DBI for Computer Security: Uses and Comparative, New York Hotel, Chessy (Francia), 21 de Junio, 2013.

Reverse Engineering in Win32 Apps: How to Protect Yourself in-the-wild, New York Hotel, Chessy (Francia), 19 de Junio, 2013. **Seminario** de 8 horas.

Ingeniería Inversa en Aplicaciones de Win32 bits, Academia Alfonso XII (RootedLAB 2013), Madrid (España), 4 de Marzo, 2013. **Seminario** de 8 horas.

Frameworks DBI para Seguridad Informática: usos y comparativa, CosmoCaixa, Barcelona (España), 3 de Noviembre, 2012.

The PeabraiN tool (sesión *Tool Exhibition*), Universidad de Hamburgo, Hamburgo (Alemania), 28 de Junio, 2012.

PeabraiN: A PIPE Extension for Performance Estimation and Resource Optimisation, Universidad de Hamburgo, Hamburgo (Alemania), 28 de Junio, 2012.

PeabraiN: A PIPE Extension for Performance Estimation and Resource Optimisation, Hotel Puerta del Camino, Pamplona (España), 13 de Junio, 2012.

Avoiding to be infected by malware. We are not alone...: watch your back!, Cardiff University, Cardiff (Reino Unido), 3 de Junio, 2012.

Automating Data-Throttling Analysis for Data-Intensive Workflows, Delta Ottawa City Centre Hotel, Ottawa (Canadá), 15 de Mayo, 2012.

PeabraiN: a PIPE extension for Performance Estimation, Resource Optimisation and Simulation Analysis, Seminario A.23 – Ed. Ada Byron, Universidad de Zaragoza, Zaragoza (España), 27 de Abril, 2012.

Mejora en el Proceso de Desempacado usando Técnicas DBI, Auditorio de la Fundación Mútua Madrileña de Madrid, Madrid (España), 3 de Marzo, 2012.

On the Secure Software Development in Early Stages within UML Profiles, Alvisse Parc Hotel, Luxembourg-Dommeldange (Luxemburgo), 19 de Septiembre, 2011.

Seguridad en el diseño: desde el principio, Barcelona (España), 16 de Septiembre, 2011.

Ingeniería Inversa en Aplicaciones de Win32 bits, CosmoCaixa, Barcelona (España), 15 de Septiembre, 2011. **Seminario** de 8 horas.

Accurate Performance Estimation for Stochastic Marked Graphs by Bottleneck Regrowing, La Granja de San Ildefonso, Segovia (España), 8 de Junio, 2011.

Accurate Performance Estimation for Stochastic Marked Graphs by Bottleneck Regrowing, University Residential Center of Bertinoro, Bertinoro (Italia), 24 de Septiembre, 2010.

Integrating Fault-Tolerant Techniques into the Design of Critical Systems, Charles University, Praga (República Checa), 23 de Junio, 2010.

Modelling and Analysing Resilience as a Security Issue within UML, Birbeck College, Londres (Reino Unido), 15 de Abril, 2010.

Presentaciones Invitadas en Conferencias o Seminarios

Ataques a sistemas de pago: pasado, presente y... ¿futuro?, Kinépolis, Madrid (España), 11 de Diciembre, 2015.

Buffer Overflows: What They Are and How to Avoid Them, en Mundo Hacker Day 2015, Kinépolis, Madrid (España), 28 de Abril, 2015.

Ataques de relay en tarjetas EMV NFC con dispositivos Android, Ilustre Colegio Oficial de Médicos de Madrid, Madrid (España), 10 de Diciembre, 2014.

Modelling and Analysis of Non-Functional Properties in Critical Systems with Petri Nets, II PROMETIDOS Winter School, IMDEA, Madrid (España), 16 de Diciembre de 2013.

Protección de Ejecución de Código Arbitrario en Windows: ¿estamos realmente protegidos?, Auditorio de la Fábrica Nacional de Moneda y Timbre (FNMT), Madrid (España), 10 de Diciembre, 2013.

Buffer overflows: qué son y cómo evitarlos, BetaBeers, Zaragoza (España), 29 de Noviembre, 2013.

Hacking the NFC cards for fun and honor degrees, Universidad de Zaragoza, Zaragoza (España), 15 de Noviembre, 2013.

Persistencia APT: Técnicas Empleadas, Auditorio de la Fábrica Nacional de Moneda y Timbre (FNMT), Madrid (España), 11 de Diciembre, 2012.

Avoiding to be infected by malware. We are not alone... : watch your back!, Cardiff University, Cardiff (Reino Unido), 3 de Junio, 2012.

El Arte de la Ingeniería Inversa, Hackmeeting, Zaragoza (España), 23 de Octubre, 2010.

Informes Técnicos de Investigación

Rodríguez, Ricardo J. and Merseguer, José and Bernardi, Simona (2010). **“Modelado y Análisis de Aspectos de Seguridad con UML”**.

Rodríguez, Ricardo J. and Merseguer, José and Bernardi, Simona (2011). **“A Security Analysis and Modelling profile: an overview”**.

Actividades Profesionales

Miembro de Instituto de Investigación en Ingeniería de Aragón (I3A), 2016 – (hasta la fecha).

Miembro de IEEE Computer Society, 2013 – (hasta la fecha). No. #91236646.

Miembro de IEEE Computer Society Technical Committee on Security and Privacy, 2013 – (hasta la fecha).

Miembro de IEEE Computer Society Technical Committee on Dependable Computing and Fault Tolerance, 2013 – (hasta la fecha).

Miembro de IEEE Computer Society Technical Council on Software Engineering, 2013 – (hasta la fecha).

Socio fundador de la Sociedad científica para la Computación Concurrente y Distribuida (SCCD), 2011 – (hasta la fecha).

Miembro doctor del Grupo Babel, Universidad Politécnica de Madrid, 2014 – (hasta la fecha).

Miembro doctorando del Grupo de Ingeniería de Sistemas de Eventos Discretos (GISED), 2010 – 2013.

Revisor de:

Revistas:

Proceedings of the Institution of Mechanical Engineers, Part I: Journal of Systems and Control Engineering (JSCE).

Proceedings of the Institution of Mechanical Engineers, Part O: Journal of Risk and Reliability (JRR).

IEEE Transactions on Systems, Man, and Cybernetics, Part A: Systems and Humans (SMC-A).

Journal of Systems and Software (JSS).

Automation of Software Engineering (AUSE).

Computers & Electrical Engineering (CEE).

Discrete Event Dynamic Systems (DEDS).

IEEE Transactions on Information Forensics & Security (TIFS).

IEEE Transactions on Computers (IEEE TC).

Computer Communications (COMCOM).

IEEE Transactions on Control Systems Technology (TCST).

IEEE Latin American Transactions (IEEE LATAM).

The Computer Journal (COMPUT J).

Reliability Engineering and System Safety (RESS).

Conferencias:

Int. Conf. Series on the Quality of Software Architectures (QoSA), 2010 – 2012.

Int. Conf. on Software Engineering Advances (ICSEA), 2010.

European Performance Engineering Workshop (EPEW), 2010.

Int. Conf. on Performance Engineering (ICPE), 2011.

Int. Conf. on Cloud Computing and Services Science (CLOSER), 2011, 2012.

Int. Conf. on Application of Concurrency to System Design (ACSD), 2011, 2012.

Int. Conf. on Emerging Technologies and Factory Automation (ETFA), 2011.

Int. Conf. on Cloud Computing, GRIDs, and Virtualization (CLOUD COMPUTING), 2011, 2012.

Int. Conf. on Cloud and Green Computing (CGC), 2011.

Jornadas sobre Programación y Lenguajes (PROLE), 2013.

Int. Conf. on Information Assurance and Security (IAS), 2013.

Int. Conf. on Quantitative Evaluation of Systems (QEST), 2014, 2016.

Int. Conf. on Integrated Formal Methods (iFM), 2014.

International Workshop on Safety and Formal Methods (SaFoMe), 2014.

Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (ME-MICS), 2014.

International Symposium on Software Reliability Engineering (Student Track) (ISSRE-ST), 2014.

4th International Workshop on Engineering Safety and Security Systems (ESSS), 2015.

12th Int. Conference on Economics of Grids, Clouds, Systems, and Services (GECON), 2015.

15th European Conference on Cyber Warfare and Security (ECCWS), 2016.

Miembro de Comité de Programa en:

1st International Workshop on Safety and Formal Methods (SaFoMe), 2014 (también miembro del Comité Organizador).

9th Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (ME-MICS), 2014.

4th International Workshop on Engineering Safety and Security Systems (ESSS), 2015.

I Jornadas Nacionales de Ciberseguridad (JNIC), 2015.

1st Workshop on Safety & Security aSSurance for Critical Infrastructures Protection (S₄CIP), 2016 (también Program Chair).

15th European Conference on Cyber Warfare and Security (ECCWS), 2016.

11th International Conference for Internet Technology and Secured Transactions (ICITST), 2016.

XXIV Jornadas de Concurrencia y Sistemas Distribuidos (JCSD 2016).

Jefe de Publicación de:

13th Conference on Detection of Intrusions and Malware & Vulnerability Assessment (DIMVA), 2016.

Asistencia en Conferencias y Workshops

7th International Conference on Ambient Systems, Networks and Technologies (ANT), Madrid (España), 23 – 26 de Junio, 2016.

XXIII Jornadas de Concurrencia y Sistemas Distribuidos (JCSD), Málaga (España), 10 – 12 de Junio, 2015.

25th IEEE International Symposium on Software Reliability Engineering (ISSRE), 3 – 6 de Noviembre, 2014.

4th IEEE International Workshop on Software Certification (WoSoCer), 3 de Noviembre, 2014.

1st International Workshop on Safety and Formal Methods (SEFM workshop) (SaFoMe), 1 de Septiembre, 2014.

40th Euromicro Conference on Software Engineering and Advanced Applications (SEAA),

Verona (Italia), 27 – 29 de Agosto, 2014.

XXII Jornadas de Concurrencia y Sistemas Distribuidos (JCSD), Morella (Castellón, España), 11 – 13 de Junio, 2014.

XIII Jornadas sobre Programación y Lenguajes (PROLE), Madrid (España), 17 – 20 de Septiembre, 2013.

3rd Edition of the Simgrid Users Days (SUD), Saint-Germain-au-Mont-d’Or (Francia), 5 – 8 de Junio, 2013.

12th International Conference on Application of Concurrency to System Designs (ACSD), Hamburgo (Alemania), 27 – 29 de Junio, 2012.

International Workshop on Petri Net-based Security (WooPS), Hamburgo (Alemania), 26 de Junio, 2012.

3rd International Workshop on Biological Processes & Petri Nets (BioPPN), Hamburgo (Alemania), 25 de Junio, 2012.

XX Jornadas de Concurrencia y Sistemas Distribuidos (JCSD), Pamplona (España), 13 – 15 de Junio, 2012.

12th IEEE/ACM International Symposium on Cluster, Cloud and Grid Computing (CC-Grid), Delta Ottawa City Centre Hotel, Ottawa (Canadá), 13 –16 Mayo, 2012.

XIX Jornadas de Concurrencia y Sistemas Distribuidos (JCSD), La Granja de San Ildefonso, Segovia (España), 8 – 10 de Junio, 2011.

Seventh European Performance Engineering Workshop (EPEW), Centro Universitario Residenziale di Bertinoro, Bertinoro (Italia), 23 – 24 de Septiembre, 2010.

First International Symposium on Architecting Critical Systems (ISARCS), Charles University, Praga (República Checa), 23 – 25 de Junio, 2010.

Second International Workshop on Software Engineering for Resilient Systems (SERENE), Birkbeck College, Londres (Reino Unido), 15 – 16 de Abril, 2010.

Asistencia a Seminarios, Eventos y Cursos de Investigación

III Congreso Nacional de Malware (MalCON 2016), Palma de Mallorca (España), 20 – 21 de Mayo, 2016. Organizador: *Asociación MLW.RE*.

RootedCON 2016, Kinépolis, Madrid (España), 3 – 5 de Marzo, 2016. Organizador: *Asociación Rooted CON*.

XII Congreso de Seguridad Informática, Universidad Ramón Llul (Campus La Salle), Barcelona (España), 11–12 de Diciembre, 2015. Organizador: *Asociación No cON Name*.

IX Jornadas STIC CCN-CERT: Detección e Intercambio, factores clave, Kinépolis, Madrid (España), 10–11 de Diciembre, 2015. Organizador: *Centro Criptológico Nacional (CCN-CERT)*.

Hack in the Box Security Conference (HITBSecConf), Amsterdam (Holanda), 28 y 29 de Mayo, 2015.

MalCON 2015, Palma de Mallorca (España), 22 y 23 de Mayo, 2015. Organizador: *Asociación MLW.RE*.

RootedCON 2015, Centro de Congresos Príncipe Felipe, Hotel Auditorium, Madrid (Espa-

ña), 5 a 7 de Marzo, 2015. Organizador: *Asociación Rooted CON*.

VIII Jornadas STIC CCN-CERT: La defensa del patrimonio tecnológico frente a los cibertaqueos, Ilustre Colegio Oficial de Médicos de Madrid, Madrid (España), 10 y 11 de Diciembre, 2014. Organizador: *Centro Criptológico Nacional (CCN-CERT)*.

Curso de verano en Seguridad y Privacidad “Building Trust in the Information Age”, Universidad de Cagliari, Cagliari (Italia), 16 – 19 Septiembre, 2014. Organizadores: *Giorgio Giacinto, Davide Ariu, Igino Corona, Dept. of Electrical and Electronic Engineering, Universidad de Cagliari, Italia*.

Curso de Verano “La ciberseguridad y la protección de la información”, Universidad Internacional Menéndez Pelayo, Santander (España), 7 – 10 Julio, 2014. Organizador: *Instituto Español de Estudios Estratégicos*.

MalCON 2014, Palma de Mallorca (España), 23 – 24 de Mayo, 2014. Organizador: *Asociación MLW.RE*.

VII Jornadas STIC CCN-CERT: La ciberseguridad, un factor estratégico nacional, Auditorio de la Fábrica Nacional de Moneda y Timbre (FNMT), Madrid (España), 10 – 11 de Diciembre, 2013. Organizador: *Centro Criptológico Nacional (CCN-CERT)*.

X Congreso de Seguridad Informática, CosmoCaixa, Barcelona (España), 1 – 2 Noviembre, 2013. Organizador: *Asociación No cON Name*.

Hack In Paris 2013, New York Hotel, Chessy (Francia), 20 – 21 de Junio, 2013. Organizador: *Sysdreams IT Security Services*.

RootedCON 2013, Auditorio de la Fundación Mútua Madrileña de Madrid, Madrid (España), 07 – 09 de Marzo, 2013. Organizador: *Asociación Rooted CON*.

VI Jornadas STIC CCN-CERT: La gestión de la ciberseguridad en las Administraciones Públicas, Auditorio de la Fábrica Nacional de Moneda y Timbre (FNMT), Madrid (España), 11 – 12 de Diciembre, 2012. Organizador *Centro Criptológico Nacional (CCN-CERT)*.

IX Congreso de Seguridad Informática, CosmoCaixa, Barcelona (España), 2 – 3 Noviembre, 2012. Organizador: *Asociación No cON Name*.

Ethical Hacking and Cyber Security, Cardiff (Reino Unido), 3 de Junio, 2012.

RootedCON 2012, Auditorio de la Fundación Mútua Madrileña de Madrid, Madrid (España), 01 – 03 de Marzo, 2012. Organizador: *Asociación Rooted CON*.

Séptima edición de Hack.lu, Alvisse Parc Hotel, Luxembourg-Dommeldange (Luxemburgo), 19 – 21 de Septiembre, 2011. Organizador: *Computer Incident Response Center Luxembourg (CIRCL)*.

IIX Congreso de Seguridad Informática, CosmoCaixa, Barcelona (España), 16 – 17 de Septiembre, 2011. Organizador: *Asociación No cON Name*.

Goza!Hack, Zaragoza (España), 21 – 24 de Septiembre, 2010. Organizador: *Hackmeeting*.

Software Engineering for Resilient Systems Spring School, Birkbeck College, Londres (Reino Unido), 13 – 14 de Abril, 2010 (16 horas).

Centrado en aspectos de ingeniería sobre la resistencia de sistemas y sistemas autoadaptativos. Ponentes invitados: Paola Inverardi (*Universidad de L'Aquila, Italia*), Jeff Magee (*Imperial College London, UK*), Aad van Moorsel (*Universidad de Newcastle, UK*) y Mauro Pezzè (*Univer-*

sidad de Lugano, Suiza, y Universidad de Milano Bicocca, Italia).

Asegur@IT V, Instituto Tecnológico de Aragón, 3 de Marzo de 2009 (5 horas). Organizador(es): *Informática64, Microsoft TechNet, ITA, ATCA, Quest Software*. Ponentes invitados: David Carrasco (*Microsoft TechNet*), Alejandro Martín (*Informática64*), Carles Martín (*Quest Software*), Pedro Sánchez (*ATCA*) y José Parada (*Microsoft*).

Seminarios de Líneas de Investigación, diversas charlas entre Septiembre de 2008 y Junio de 2009. En estas charlas un especialista investigador de ciertos temas viene a presentar las líneas de trabajo de su grupo de investigación, resultados obtenidos y trabajo futuro.

III Jornadas de Comercio Electrónico y Tendencias Tecnológicas, Zaragoza, 2008. Organizador: *Cátedra Telefónica Universidad de Zaragoza*.

Jornadas NEOCom 2007, Zaragoza, 2007. Organizador: *Asociación de Alumnos de Telecomunicaciones de la Universidad de Zaragoza (AATUZ)*.

XVI Jornadas de TeleCOM I+D, Zaragoza, 2007. Organizador: *Cátedra Telefónica Universidad de Zaragoza*.

II Jornadas de Comercio Electrónico y Administración Electrónica, Zaragoza, 2007. Organizador: *Cátedra Telefónica Universidad de Zaragoza*.

I Jornadas de Comercio Electrónico y Seguridad, Zaragoza, 2006. Organizador: *Cátedra Telefónica Universidad de Zaragoza*.

Participación en Proyectos de Investigación

Infraestructuras Críticas Resistentes a Ciber-ataques: Aplicando la Minería de Procesos y el Diseño Software Orientado a la Seguridad, proyecto financiado por *Ministerio Español de Economía y Competitividad (TIN2014-58457-R)*. Investigador principal: José Merseguer (UZ). Duración (prevista): de Octubre 2015 a Diciembre 2017.

DICE: Developing Data-Intensive Cloud Applications with Iterative Quality Enhancements, proyecto *Programa Marco Horizon 2020* número 644869 (cofinanciado por la Unión Europea y el Ministerio de Industria, Energía y Turismo de España). Investigador principal: José Merseguer (UZ). Duración (prevista): de Octubre 2015 a Febrero 2018.

Safety Certification of Software-intensive Systems with Re-usable Components, proyecto *ARTEMIS Joint Undertaking, Grant Agreement* número 295373 (cofinanciado por la Unión Europea y el Ministerio de Industria, Energía y Turismo de España). Investigador principal: Lars-Åke Fredlund (UPM). Duración: de Marzo 2013 a Marzo 2015.

Analysis and Control for Large Distributed Discrete-Events Systems, financiado por *Ministerio Español de Ciencia e Investigación (DPI2010-20413)*, Instituto de Investigación en Ingeniería de Aragón, España. Investigador principal: Manuel Silva. Duración: de Abril 2011 a Marzo 2013.

Actions for Cooperation, Technology and Innovation Support (ACTIS), financiado por *Competitiveness and Innovation Framework Programme (CIP)*, Instituto Tecnológico de Aragón. Responsable del proyecto: D. Ignacio Hernández Hernández. Duración: 9 meses.

Nitax: Arien (Fase 1), Instituto Tecnológico de Aragón. Responsable del proyecto: D. Javier Val Alonso. Duración: 3 meses.

Open Philosophies for Associative Autopoietic digital ecosystemS (OPAALS), financiado

por el *European Union's 6th Framework Programme*, Instituto Tecnológico de Aragón. Responsable del proyecto: D. Miguel Ángel Barcelona Liedana. Duración: 2 meses.

Sistemas embebidos para la realización de control adaptativo distribuido en tiempo real, Instituto Tecnológico de Aragón. Responsable del proyecto: Dña. María Teresa Seco Salvador. Duración: 3 meses.

Direcciones de Proyectos Fin de Carrera

Defensa proactiva y reactiva ante ataques DDoS en un entorno simulado de redes definidas por software, Trabajo Final de Grado en Ingeniería de Tecnologías y Servicios de Telecomunicación. *Curso 2015/2016*. Estudiante: Jorge Paracuellos Cortés.

Prevención de ataques ROP en ejecutables mediante instrumentación dinámica, Proyecto Fin de Carrera en Ingeniería en Informática. *Curso 2014/2015*. Estudiante: Miguel Martín Pérez.

Ataques de relay en NFC con dispositivos Android, Proyecto Fin de Carrera en Ingeniería en Informática. *Curso 2013/2014*. Estudiante: José Vila Bausili.

Extensión de funcionalidades de la herramienta PeabraiN, Proyecto Fin de Carrera en Ingeniería en Informática. *Curso 2013/2014*. Estudiante: Iván Pamplona Cetina.

Análisis de rendimiento y niveles de protección de protectores de software, Proyecto Fin de Carrera en Ingeniería en Informática. *Curso 2013/2014*. Estudiante: María Asunción Bazús Castán.

Estudio comparativo de frameworks de Instrumentación Dinámica de Ejecutables, Proyecto Fin de Carrera en Ingeniería en Informática (**obtención de Matrícula de Honor**). *Curso 2011/2012*. Estudiante: Juan Antonio Artal Lozano.

Honores, Premios, & Becas

Beca Programa CAI-Europa, beca concedida por la *Fundación Ibercaja-CAI* para el apoyo de las actividades como investigador visitante (Mayo 2016).

Premio "Sociedad de la Computación Concurrente y Distribuida" a la mejor contribución en las *XXIII Jornadas de Concurrencia y Sistemas Distribuidos*, concedido por la *Sociedad científica de la Computación Concurrente y Distribuida*, Málaga, España (Junio 2015).

Beca concedida para asistencia al curso de verano "La ciberseguridad y la protección de la información", celebrado en Santander del 7 al 10 de Julio de 2014, y otorgada por el *Instituto Español de Estudios Estratégicos*.

Premio "Sociedad de la Computación Concurrente y Distribuida" a la mejor contribución de estudiante en las *XX Jornadas de Concurrencia y Sistemas Distribuidos*, concedido por la *Sociedad científica de la Computación Concurrente y Distribuida*, Pamplona, España (Junio 2012).

Movilidad de estudiantes para la obtención de Mención Europea, beca concedida por el *Ministerio de Educación* para el apoyo de las actividades como investigador visitante (Diciembre 2011).

Beca Programa CAI-Europa, beca concedida por la *Caja de Ahorros de la Inmaculada* para el apoyo de las actividades como investigador visitante (Julio 2011).

Beca predoctoral GISED, beca concedida por el *Grupo de Ingeniería de Sistemas de Eventos Discretos* (GISED), Universidad de Zaragoza, Spain. El grupo GISED está acreditado como Grupo de Excelencia por el Gobierno de la Comunidad Autónoma de Aragón – Ref. T27 – (Julio 2009 — Marzo 2011).

Beca de postgrado ITA, beca concedida por el *Instituto Tecnológico de Aragón*, Zaragoza, España (Junio 2008 — Junio 2009).

Otros Méritos

Perito Informático Judicial.

Vicepresidente de Asociación de Ingenieros en Informática (AI2), 2011 – (hasta la fecha).

Socio fundador y voluntario de Universitarios con la infancia (UcI-UZ), 2010 – (hasta la fecha).

Presidente de Asociación de Ingenieros en Informática de Aragón (AI2Aragón), 2009 – (hasta la fecha).

Organización de actividades y cursos de interés para los asociados.

Organización de concurso de cambio de logotipo.

Voluntario de Ingenieros Sin Fronteras Aragón (ISF-Aragón), 2009 – 2011.

Idiomas

Idioma materno: Español

Otros idiomas: Inglés, Francés, Árabe

Autoevaluación: (según nivel del Marco Europeo Común de Referencia (MECR))

	Comprensión		Habla		Escritura	
Inglés	B2	Usuario independiente	B2	Usuario independiente	B2	Usuario independiente
Francés	A1	Usuario básico	A1	Usuario básico	A1	Usuario básico
Árabe	A1	Usuario básico	A1	Usuario básico	A1	Usuario básico

Miscelánea

Profesor Ayudante Doctor y Profesor Contratado Doctor acreditado por la *Agencia Nacional de Evaluación de la Calidad y Acreditación* (ANECA, España).

Poseedor de título de inglés *First Certificate in English* (FCE, Cambridge)

Conocimientos de nivel avanzado de administración de sistemas GNU/Linux

Permiso de conducir B1. Vehículo propio.

Cartas de Referencias

Disponibles bajo petición.

Última actualización: 10 de septiembre de 2017